

[Painel do utilizador](#) / [Minhas disciplinas](#) / [CPeD-LEI](#) / [AULA 03 - 18/03 e 22/03](#)

/ [Auto-avaliação sobre Arquiteturas de Computação Paralela Parte 2](#)

**Iniciada** terça-feira, 22 de março de 2022 às 21:13

**Estado** Terminada

**Terminada** terça-feira, 22 de março de 2022 às 21:22

**Tempo gasto** 9 minutos 32 segundos

**Nota** 3,6/6,0

**Nota** **12,0** num máximo de 20,0 (**60%**)

Pergunta **1**

Correta

Nota: 1,0 em 1,0

Sobre a Localidade no acesso à memória, assinale a alternativa menos correta

- a. Localidade espacial diz respeito ao acesso a instruções ou dados próximos uns dos outros
- b. Localidade temporal diz respeito ao uso repetido da mesma instrução ou mesmo dado num dado intervalo
- c. O carregamento de blocos de instruções ou dados da RAM para a cache é transparente para as aplicações
- d. Linha de cache e bloco de cache são conceitos diferentes
- e. A localidade espacial ou temporal implica menor números de leitura da RAM



Pergunta **2**

Correta

Nota: 1,0 em 1,0

A estratégia de *switching* tem influência sobre o tempo de transmissão de uma mensagem?

- a. Não
- b. Sim, mas a influência é pequena
- c. Sim, grande influência



Pergunta **3**

Parcialmente correta

Nota: 0,4 em 1,0

Faça a correspondência adequada sobre Redes de Interconexão:

Os nós têm switches intermédios que fazem a conexão entre eles	Modo de transmissão	✘
Estrutura geométrica das conexões	Topologia da rede	✔
Seleção do caminho	Algoritmo de encaminhamento	✔
Estratégia de switching (chaveamento)	Redes dinâmicas	✘
Os nós são conectados ponto a ponto	Topologia da rede	✘

Pergunta **4**

Parcialmente correta

Nota: 0,2 em 1,0

Sobre memória, faça a correspondência adequada:

RAM	SRAM	✘
Menor custo por kilobyte	SRAM	✘
Menor tempo de acesso	SRAM	✔
Maior área por kilobyte	DRAM	✘
Cache	DRAM	✘

Pergunta **5**

Incorreta

Nota: 0,0 em 1,0

Nos processadores multi-núcleo com desenho hierárquico, os cores partilham diversas caches.

Selecione uma opção:

- Verdadeiro  
 Falso ✘

Pergunta **6**

Correta

Nota: 1,0 em 1,0

Sobre Redes de Interconexão, faça a correspondência das características com o valor desejado:

Grau de cada nó	Pequeno	✓
Largura de banda para bissecionamento	Grande	✓
Escalabilidade e expandabilidade	Grande	✓
Diâmetro	Pequeno	✓
Conectividade	Grande	✓

[◀ Vídeos da Aula 03](#)[TPC 03: Até Arquiteturas da Computação Paralela Parte II \(disponível de terça-feira \(22 de Março\) 15:00 a domingo \(27 de Março\) 23:59\) ▶](#)